

さあ! H8で本格TCP/IP

MiNET-H8S/2339F

特長

- 最新のH8SとEthernetを、コンパクトな1ボードに集積。
- TCP/IPプロトコルスタックとシミュレータが付属したμITRON4.0仕様リアルタイムOS「NORTi Professional」が、標準対応。
- CPU内蔵周辺として、I/Oポート、16ビットタイマパルスユニット、プログラマブルパルスジェネレータ、8ビットタイマ、ウォッチドッグタイマ、シリアル(SCI)、A/D、D/A、DMAC、データトランスファコントローラを搭載。
- 手軽なH-UDI接続のオンチップデバッグで、フルICE並の安定した高速なデバッグが可。
- 1MBの大容量SRAMを搭載。これを0番地に配置してプログラムのダウンロード先とすることで、内蔵ROMを痛めずにデバッグが完了。



仕様一覧

名称	MiNET-H8S/2339F
CPU	ルネサス テクノロジ H8S/2339F-ZTAT (HD64F2339EVFC25)
クロック	24.576MHz
SRAM	1MB (4Mbit×2個), ノンウェイト, 16ビット接続 (注1) バッテリーバックアップ可 (注2)
ROM	内蔵フラッシュメモリのみ 384kB
RS-232C	内蔵SCI1 D-sub9 (TxD/RxD/RTS/CTS) 内蔵SCI2 D-sub9 (TxD/RxD/RTS/CTS/DTR/DSR) 内蔵SCI0 φ2.5小型ジャック (TxD/RxD) (注3)
Ethernet	SMSC LAN91C96 (10BASE-T) (注4)
その他	4-bit LED, 4-bit DIPスイッチ
デバッグI/F	H-UDI (ROMソケット無し, CPUソケット無し)
拡張バス	独自 (CPUのほぼ全信号を取り出し可)
サイズ	110x135mm (4層基板)
電源	5V±0.5V / 120mA Typ.
付属品	ACアダプタ(5V/1.6A) 電源コネクタ用ケーブル (注5) 取扱説明書/回路図/MACアドレス
価格	98,000円

(注1) ジャンパ切り替えにより、512kBとして8ビット接続も選択可。
 (注2) スーパーキャパシタ搭載。リチウム電池はユーザーにて外部接続してください。
 (注3) H-UDIを使う場合、SCI0は使用不可(CPUの制限による)。
 (注4) シリアルEEPROMに、ボード固有のMACアドレスをプログラム済み。
 (注5) ACアダプタ以外での電源供給、あるいは、ACアダプタから供給の電源取り出しに。

NORTi H8S開発キット **New**

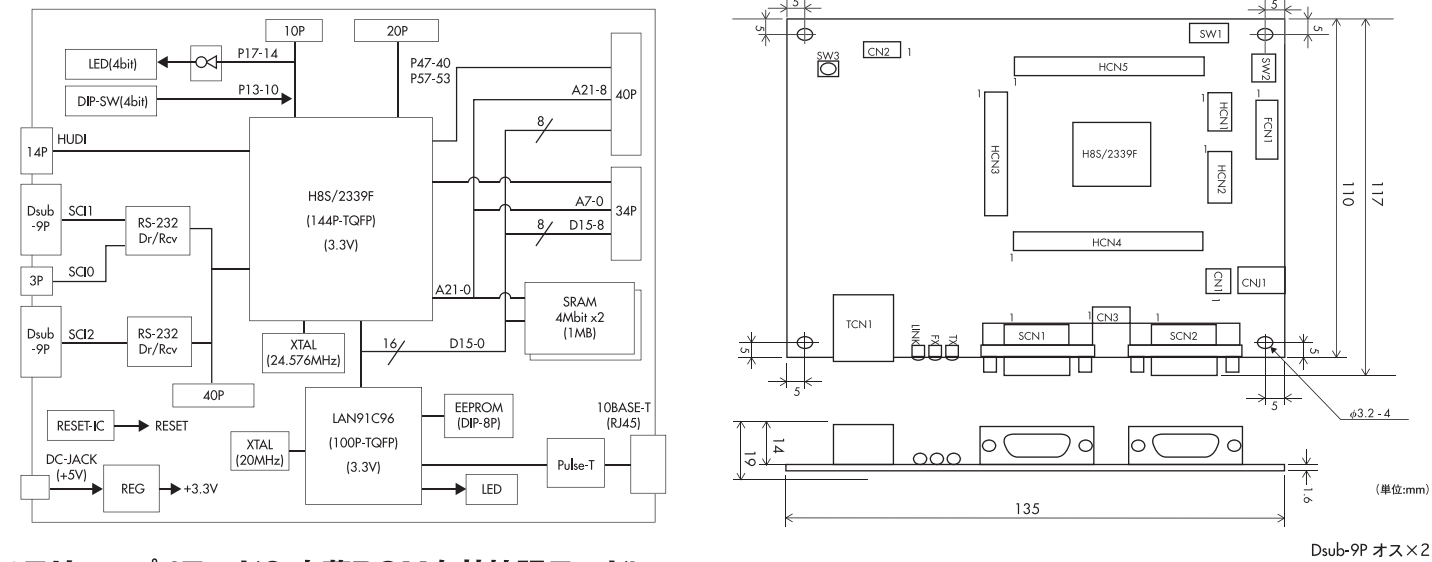
評価版でなく、お客様の製品開発にも利用できる製品版のセットです。

リアルタイムOS NORTi Professional (H8/H8C) 198,000円
 H8S,H8/300シリーズ C/C++コンパイラパッケージ 198,000円
 評価ボード MiNET-H8S/2339F (ACアダプタ付属) 98,000円
 オンチップデバッグ MY-ICE EZ mini 198,000円
 ITRON用オプションデバッグ(NORTi対応) 50,000円
 単品標準価格の合計 742,000円 → **498,000円!**

- ・NORTiとコンパイラは1ユーザーライセンスです。
- ・MY-ICE EZ miniとITRON用オプションデバッグは、(株)日立超LSIシステムズの製品です。
- ・バンドルのC/C++コンパイラパッケージは、日立エンジニアリング(株)の製品です。
- ・上記以外の組み合わせは、ミスポのWebサイトをご覧ください。



ブロック図／外形図



メモリアップ (モード6:内蔵ROM有効拡張モード)

エリア0	000000～06FFFF 070000～07FFFF 080000～1FFFFFFF	内蔵ROM (リザーブ領域) (空き)
エリア1	200000～2FFFFFFF 300000～3FFFFFFF	SRAM (注6) (SRAMイメージ)
エリア2	400000～5FFFFFFF	(空き)
エリア3	600000～7FFFFFFF	(空き)
エリア4	800000～9FFFFFFF	(空き)
エリア5	A00000～BFFFFFFF	(空き)
エリア6	C00000～C0000F C00010～DFFFFFFF	LAN91C96 (LAN91C96イメージ)
エリア7	E00000～FF73FF FF7400～FF7BFF FF7C00～FFFBFF FFFC00～FFFE4F FFFE50～FFFF07 FFFF08～FFFF27 FFFE28～FFFFFFF	(空き) (リザーブ領域) 内蔵RAM (空き) (内部I/Oレジスタ) (空き) (内部I/Oレジスタ)

(注6) モード4(内蔵ROM無効拡張モード)では、SRAMをエリア0へ移動可。

拡張コネクタ信号表

HCN1 拡張コネクタ1	13 P57/AN15/DA3 14 P56/AN14/DA2 15 GND 16 NC 17 P55/AN13 18 P54/AN12 19 P53/ADTRG 20 GND	17 GND 18 D15 19 D14 20 D13 21 D12 22 D11 23 D10 24 D9 25 D8 26 VCC(+3.3V) 27 GND 28 RD 29 GND 30 HWR 31 GND 32 SYSCK 33 RESET 34 WAIT	7 P97/IRQ7 8 P94/IRQ4 9 GND 10 P70/TMRI0 11 P71/TMRI1 12 P72/TMCi0 13 P73/TMCi1 14 P74/TMO0 15 P75/TMO1 16 P27/PO7/TIOCB5 17 P26/PO6/TIOCA5 18 P25/PO5/TIOCB4 19 GND 20 VCC(+3.3V) 21 VCC(+3.3V) 22 GND 23 P24/PO4/TIOCA4 24 P23/PO3/TIOCD3 25 P22/PO2/TIOCC3 26 P21/PO1/TIOCB3 27 P20/PO0/TIOCA3 28 GND 29 P30/TxD0(ボードで使用) 30 P31/TxD1(ボードで使用) 31 P32/RxD0(ボードで使用) 32 P33/RxD1(ボードで使用)	33 NC 34 P35/SCK1(RTS1で使用) 35 P50/TxD2(ボードで使用) 36 P51/RxD2(ボードで使用) 37 P52/SCK2(ボードで使用) 38 NC 39 GND 40 +VIN(+5V)	17 A8 18 CS1 19 CS0 20 VCC(+3.3V) 21 VCC(+3.3V) 22 D7/PE7 23 D6/PE6 24 D5/PE5 25 D4/PE4 26 D3/PE3 27 D2/PE2 28 D1/PE1 29 D0/PE0 30 NC 31 GND 32 NC 33 P85/DACK1 34 P84/DACK0 35 AS/PF4 36 LWR/PF3 37 PF2/LCAS 38 PF1/BACK 39 PF0/BREQ 40 GND
HCN2 拡張コネクタ2	1 GND 2 P47/AN7/DA1 3 P46/AN6/DA0 4 GND 5 P45/AN5 6 P44/AN4 7 P43/AN3 8 P42/AN2 9 VCC(+3.3V) 10 P41/AN1 11 P40/AN0 12 VREF	HCN3 拡張コネクタ3 1 GND 2 P61/CS5 3 P60/CS4 4 P67/CS7 5 PG2/CS2 6 PG1/CS3 7 PG0/CAS 8 A7 9 A6 10 A5 11 A4 12 A3 13 A2 14 A1 15 A0 16 VCC(+3.3V)	HCN4 拡張コネクタ4 1 +VIN(+5V) 2 GND 3 P65 4 IRQ0/P64(10Kプルアップ) 5 IRQ1/P65 (LANで使用) 6 P96/IRQ6	HCN5 拡張コネクタ5 1 GND 2 PA5/A21 3 PA4/A20 4 A19 5 A18 6 A17 7 A16 8 A15 9 A14 10 NC 11 GND 12 A13 13 A12 14 A11 15 A10 16 A9	

μITRON は Micro Industrial TRON の略称です。TRON は The Realtime Operating system Nucleus の略称です。NORTI は株式会社ミスボの登録商標です。プロセッサ名、コンパイラ名はそれぞれ各社の商標です。

MiSPO 株式会社ミスボ

〒213-0002
神奈川県川崎市高津区二子5-1-1 高津パークプラザ3F
URL: <http://www.mispo.co.jp/>
tel.044-829-3381 fax.044-829-3382
E-mail: sales@mispo.co.jp